

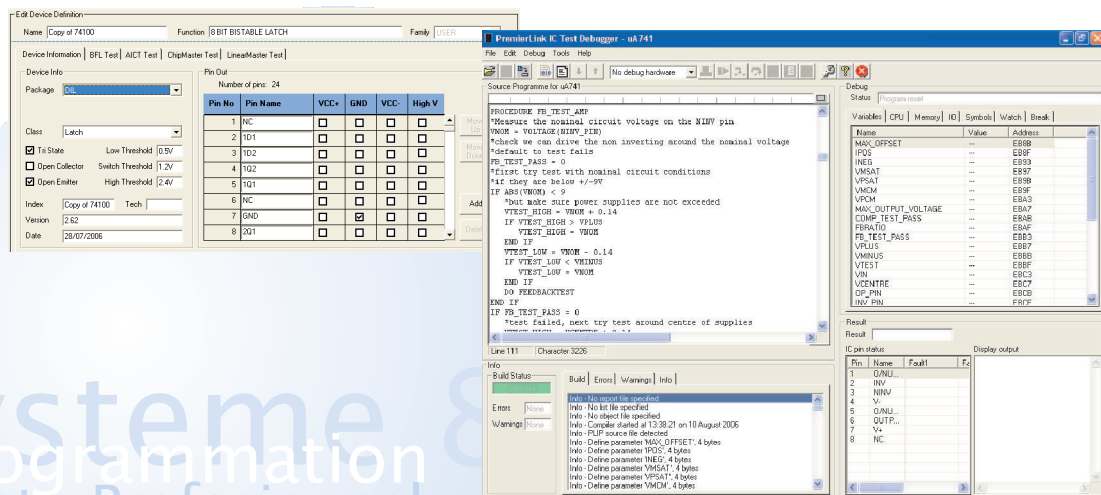
# P SYSTEME 8000 PremierLink

Logiciel de génération de tests fonctionnels de circuits intégrés pour la gamme des produits DELTEST

Gamme des Master Professional  
CompactLink

Logiciel de développement de bibliothèques pour le test de circuits intégrés numériques et analogiques

Langage PLIP pour la génération de nouveaux tests fonctionnels pour de nouveaux circuits  
Compilateur, debugger, et aide intégrée  
Fonctionne avec Windows XP™

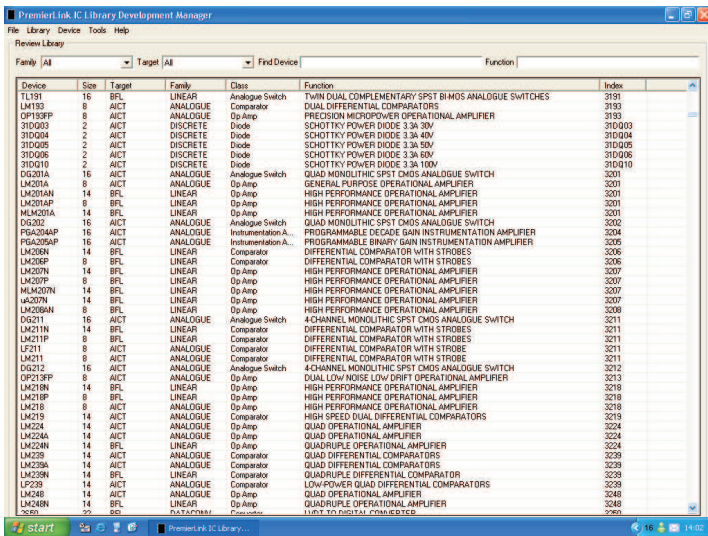


## Logiciel PremierLink

Le logiciel PC permet aux utilisateurs d'ajouter de nouveaux composants dans la bibliothèque et de créer des tests fonctionnels pour des circuits spécifiques.

Les nouveaux tests fonctionnels peuvent être créés en utilisant PremierLink IC Programming (PLIP), un langage de programmation optimisé pour la génération de programmes de tests conçu pour les composants numériques et analogiques.



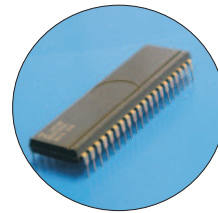


## Logiciel de développement de bibliothèque

Le logiciel de développement de bibliothèque affiche tous les circuits ajoutés à la bibliothèque des systèmes 8000 ainsi que ceux créés par l'utilisateur.

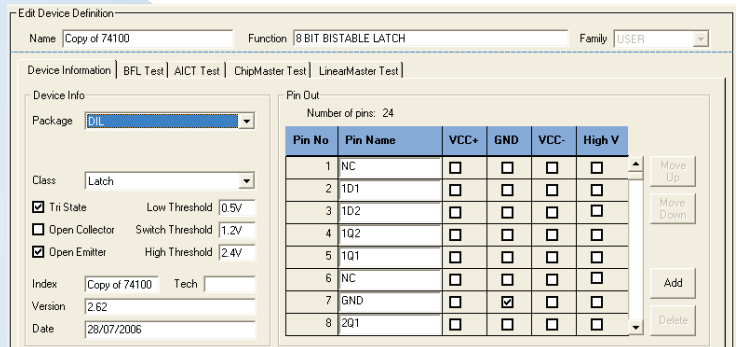
Tous les détails sont sauvegardés dans un fichier du répertoire 'PremierLink'. compatible Microsoft Access™. Chaque circuit peut avoir jusqu'à 4 'targets', chaque information spécifique est compatible pour les 4 produits supportés par PremierLink (SAV8000, ANALOG8000, ChipMasterPro et LinearMasterPro). Les données des circuits sont organisées en 20 familles et peuvent être filtrées en utilisant les menus 'drop down'. Une référence ou une fonction peut être également saisie pour faciliter la recherche. La liste sera filtrée pour montrer seulement les résultats des recherches. En option, le 'tri intelligent' sélectionne une liste de circuits dont la référence contient une chaîne de caractères numériques..

Tous les circuits créés par les utilisateurs peuvent être sauvés dans un répertoire 'USER'



## Définition d'un circuit

Quand un circuit est sélectionné ou créé, la fenêtre de définition de circuit apparaît. A partir de ce moment l'utilisateur saisit les informations relatives au circuit, ainsi que ses caractéristiques physiques. Le nom et la fonction seront employés dans la base de données pour les tris. Des paramètres tel que les types de boîtiers, la classe, les seuils et les types de sorties peuvent être également des critères de choix. Les broches d'alimentation et de masse du nouveau circuit doivent être définies en utilisant la table d'affectation des broches. Selon le type de circuit choisi, les 'targets' nécessaires pour l'essai peut être validé en choisissant les 'tabs' en conséquence.

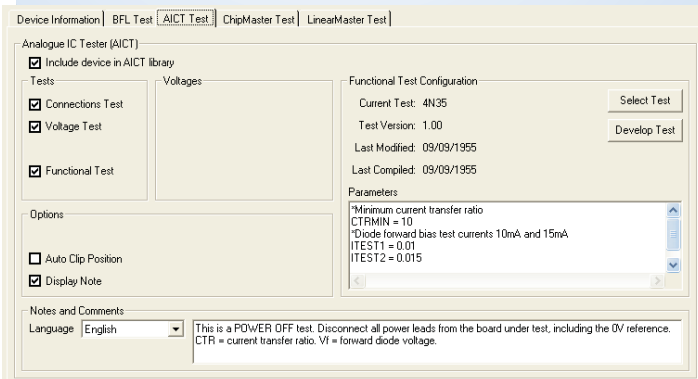


IF (A1 <= 3)  
LAY Testing gate 1", NEWLINE  
RESULT = "RESULT"  
ENDIF

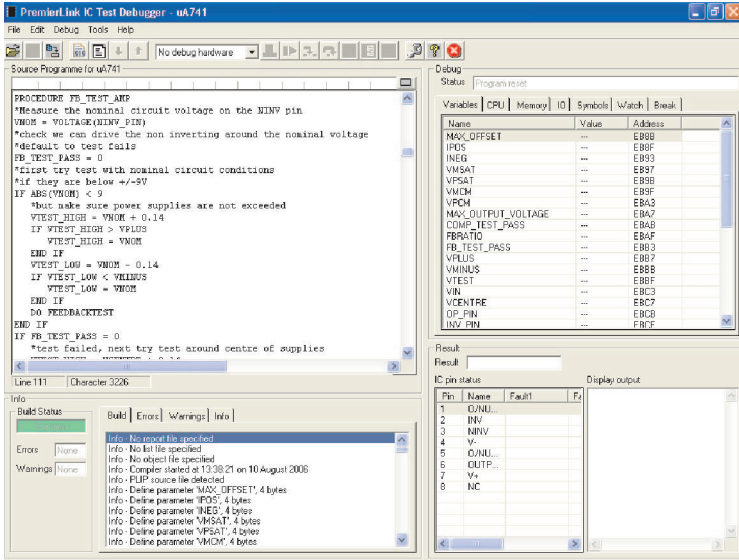
IF (VOLTAGE(1Y) <= 1)  
CHECK THAT 1Y IS LOW  
ELSE

## Configuration des tests

Le type de test à appliquer au nouveau circuit peut être choisi en sélectionnant la case appropriée. Afin de rendre les essais plus interactifs, notes et commentaires peuvent être ajoutés ils apparaîtront lors de la sélection du test. Si un nouveau circuit a des fonctions et un brochage similaires à un circuit déjà existant dans la bibliothèques, le programme de test peut être copié et utilisé pour la création du test fonctionnel du nouveau circuit. Un nouveau programme de test peut être créé en cliquant sur 'develop test'.



# Logiciel PremierLink



## Interface de programmation

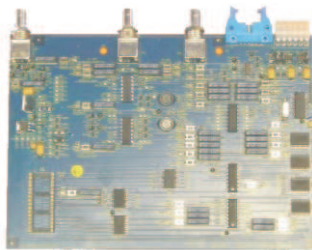
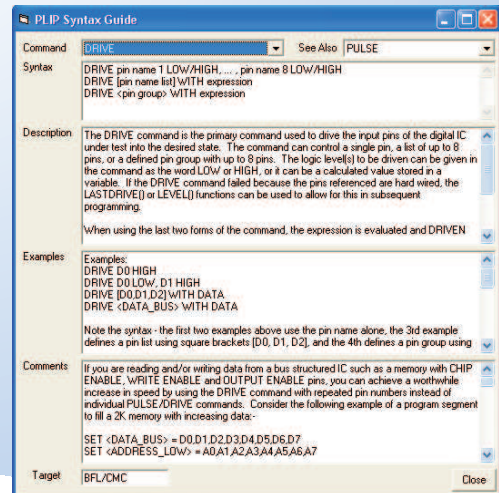
L'interface de programmation est conçue pour générer et corriger de nouveaux tests fonctionnels de circuits. PLIP (PremierLink IC Programming) est un langage évolué créé spécifiquement pour la programmation de tests. La syntaxe est fortement explicite de sorte que les programmes sont largement auto commentés. Cependant, des commentaires peuvent être insérés s'il y a lieu.

Le compilateur génère des données binaires qui peuvent être exécutées directement dans le programme de mise au point 'debugger' ou être ajoutées dans les répertoires des bibliothèques pour l'utilisation par les produits Système 8000. On peut ajouter jusqu'à 3 points d'arrêt permettant de suspendre l'exécution du programme pour examiner les données. Le programme de mise au point 'debugger' permet à l'utilisateur d'identifier les éventuels problèmes dans le programme tout en étant relié au testeur et avant d'inclure les données du nouveau circuit dans la bibliothèque.

## Aide en ligne

PremierLink est fourni avec une aide complète en ligne pouvant être consultée à tout moment durant la programmation. Cette aide fournit à l'utilisateur un guide de syntaxe PLIP pour chaque commande. La fenêtre d'aide est décomposée en :

- Une section pour la syntaxe
- Une description complète de chaque commande
- Des exemples concrets
- Des commentaires additionnels (le cas échéant)
- Champ d'application



## Exemple

Programme complet pour une porte logique 'NAND'

```

INPUTS 1A, 1B, 2A, 2B, 3A, 3B, 4A, 4B
INPUTS 1A, 1B
DATA = 0
DO WHILE DATA <= 3
    DRIVE [1A, 1B] WITH DATA
    IF LEVEL ([1A, 1B]) = 3
        CHECK THAT 1Y IS LOW
    ELSE
        CHECK THAT 1Y IS HIGH
    END IF
    DATA = DATA + 1
END DO
    
```

