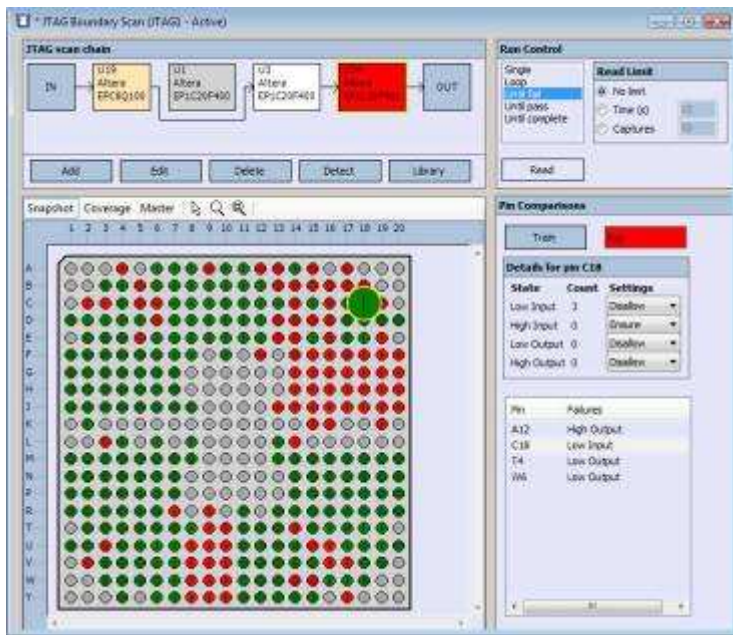


JTAGMaster

Testeur JTAG 'Boundary Scan'



Le JTAGMaster est un outil de test et de mise au point pour les composants liés par une chaîne JTAG

JTAGMaster

Testeur et logiciel de programmation "Boundary Scan"

Le JTAGMaster est une solution globale pour le test, la recherche de pannes, et la programmation de cartes complexes intégrant la technologie JTAG.

JTAGMaster peut être utilisé dans tous les secteurs d'activité tel que : la recherche, le test, la réparation, le développement ...

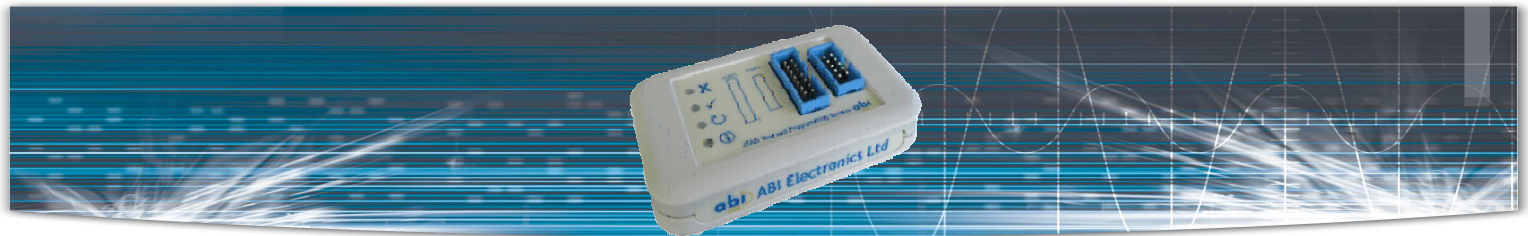
JTAGMaster est un outil complémentaire de la gamme des solutions de test DELTEST

Document non contractuel. Les caractéristiques des produits, logiciels et services sont indicatives et susceptibles de modifications sans préavis.



ZI Toul Europe secteur B - 54200 TOUL - France
Tél. : (33) 3 83 43 85 75 - Mail : deltest@deltest.com

www.deltest.com



Qu'est ce que JTAGMaster ?

Avec les technologies standards le test de circuit est directement réalisé via les broches des composants. Avec les dernières technologies, beaucoup de cartes électroniques intègrent des composants dans des boîtiers (type BGA) ne permettant plus d'avoir accès directement aux broches.

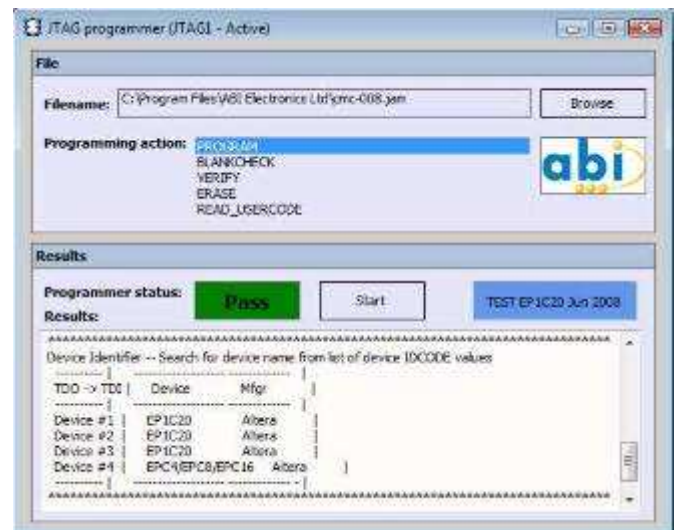
Le JTAGMaster permet d'accéder à ces composants lorsqu'ils sont liés par une chaîne JTAG, dans le but de tester, réparer ou programmer une carte électronique. Boundary Scan (ou JTAG) est un protocole largement reconnu et intégré dans les nouveaux composants logiques programmables (ex : EPLD, FPGA ...) et nécessite peu de matériel pour sa mise en œuvre.

JTAGMaster intègre ISP (In-System Programming), donnant la possibilité de programmer ou reprogrammer les composants alors qu'ils sont soudés dans un système électronique complet. Ceci évite d'avoir besoin de programmer le composant en dehors du montage complet à l'aide d'un programmeur dédié.

JTAGMaster In-system programming (ISP)

In system programming (ISP) est fourni avec JTAGMaster, il utilise l'interface JTAG pour programmer et tester les composants de la carte. JTAGMaster supporte les différents composants des constructeurs Altera, Xilinx, Lattice, Cypress, Atmel et les composants d'autres constructeurs de composants utilisant le Boundary Scan (JTAG).

Le JTAGMaster supporte les formats de fichiers utilisés par l'industrie de fabrication des composants électroniques tel que : **SVF** (Serial Vector Format) et **JAM STAPL** (Standard Test and Programming Language).





JTAGMaster

Testeur "Boundary Scan" économique et simple

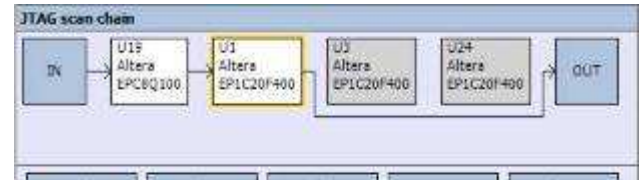
Le JTAGMaster est destiné au diagnostic et à la mise au point des cartes électronique intégrant des composants JTAG.

L'utilisation du protocole 'Boundary Scan Test' permet de contrôler individuellement et sans risque chaque broche du circuit afin d'en vérifier sa fonctionnalité. Cette opération peut être effectuée sous et hors tension.

Les informations relatives à une carte peuvent être stockées et rappelées par n'importe quel utilisateur pour une simple vérification de la chaîne JTAG (avec un résultat, pass/fail) ou pour une analyse plus approfondie en utilisant l'interface graphique.

L'analyse de ces informations peut mener à la détection de :

- Défauts de fabrication (circuit ouvert/ court circuit)
- Erreur de logique (défaut de basculement d'une broche/ composant défaillant)
- Erreur de programme (programme incorrect)
- Panne sur les circuits externes



Fonction automatique

JTAGMaster dispose de différentes fonctions automatiques et niveau d'accès.

- 'Automatic Chain Détection' recherche automatique de la chaîne JTAG..
- 'Automatic Training' assure l'apprentissage automatique de la signature de la carte, néanmoins l'intervention manuelle est possible.
- 'Automatic Data Comparaison' permet une comparaison rapide est efficace d'un composant étalon par rapport à un composant à tester.
- 'TestFlow Manager' permet de créer simplement des séquences de test.



Qu'est ce qu'un 'Test Flow'



Le Test Flow permet aux utilisateurs de créer simplement des séquences de test automatisées structurées pas à pas. Chaque étape du test Flow peut être personnalisée avec des photos, des schémas ou des instructions du plus simple au plus complexe.

Chaque étape du Test Flow enregistre les informations, les paramètres, et les données de l'étalon. A n'importe quel moment du déroulement de Test Flow l'utilisateur peut créer son propre commentaire qui sera inclus dans le rapport de test.

JTAG Boundary Scan (JTAGI - Active)

JTAG scan chain

Click To Test

Pass

Compare

Loop

Chaîne JTAG avec auto détection

Votre logo

Comparaison des données Pass/Fail

Insertion de photos ou schémas pour une aide visuelle

Vue graphique de composants avec état des broches

Insertion d'instructions ou d'information pour chaque étape

Test Instructions

The Altera enhanced configuration device is a single-device, high-speed, advanced configuration solution for very high-density FPGAs. The core of an enhanced configuration device is divided into two major blocks, a configuration controller and a flash memory. The flash memory is used to store configuration data for systems made up of one or more Altera FPGAs. Unused portions of the flash memory can be used to store processor code or data that can be accessed via the external flash interface after FPGA configuration is complete.

Document non contractuel. Les caractéristiques des produits, logiciels et services sont indicatives et susceptibles de modifications sans préavis.



Spécifications techniques

Exigences électriques

Tension de fonctionnement : 5 V (prise USB)

Consommation 500mW

Approuvé CE & conformité RoHS

Spécifications physiques

Dimensions : 83*52*16 mm

Poids : 200 grammes

Exigences d'environnement

Température de fonctionnement 0 °C à 50 °C

Température de stockage 0 °C à 70 °C

Humidité : > 80%

Exigence PC

Microsoft® Windows XP ou Vista

Pentium 4 ou plus

Minimum de RAM : 512 MB

Minimum de place sur le disque dur : 50MB

2 ports d'interface USB

Souris, clavier et écran

Accessoires inclus

Câble d'interface ISP 10 broches

Câble d'interface ISP configurable 14 broches

Câble USB

CD ROM + documentation

Document non contractuel. Les caractéristiques des produits, logiciels et services sont indicatives et susceptibles de modifications sans préavis.