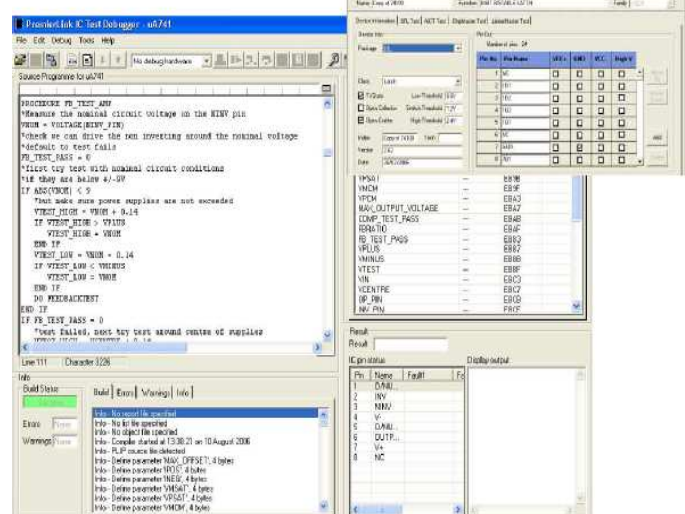


CompactLink

Logiciel de génération de tests fonctionnels de circuits intégrés pour la gamme des 'Master Professional'



- Logiciel de développement de bibliothèques pour le test de circuits intégrés numériques et analogiques
- Langage PLIP pour la génération de nouveaux tests fonctionnels pour de nouveaux circuits
- Compilateur, debugger, et aide intégrée
- Fonctionne avec Windows XP™
- Compatible avec le gestionnaire de base de données Microsoft Access™
- Connexion à un PC via port RS-232 ou USB (adaptateur nécessaire)



Logiciel CompactLink

Le logiciel PC permet aux utilisateurs d'ajouter de nouveaux composants dans la bibliothèque et de créer des tests fonctionnels pour des circuits spécifiques.

Les nouveaux tests fonctionnels peuvent être créés en utilisant PremierLink IC Programming (PLIP), un langage de programmation optimisé pour la génération de programmes de tests conçu pour les composants numériques et analogiques.

CompactLink est en version anglaise et fonctionne avec une clef USB (dongle)



Document non contractuel. Les caractéristiques des produits, logiciels et services sont indicatives et susceptibles.

8/av15



ZI Toul Europe, Secteur B ■ 54200 TOUL ■ France
Tél. : (33) 3 83 43 85 75 ■ Mail : deltest@deltest.com

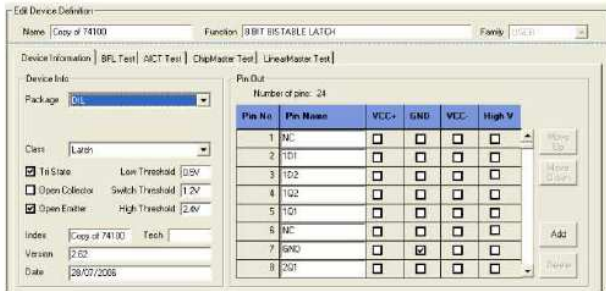
www.deltest.com

Logiciel de développement de bibliothèque

Le logiciel de développement de bibliothèque affiche tous les circuits ajoutés à la bibliothèque et sont sauvegardés dans un répertoire 'USER'. Tous les détails sont sauvegardés dans un fichier du répertoire 'PremierLink.compatible Microsoft Access™'. Les données des circuits sont organisées en 20 familles et peuvent être filtrées en utilisant les menus 'drop down'. Une référence ou une fonction peut être également saisie pour faciliter la recherche. La liste sera filtrée pour montrer seulement les résultats des recherches. En option, le 'tri intelligent' sélectionne une liste de circuits dont la référence contient une chaîne de caractères numériques.

Définition d'un circuit

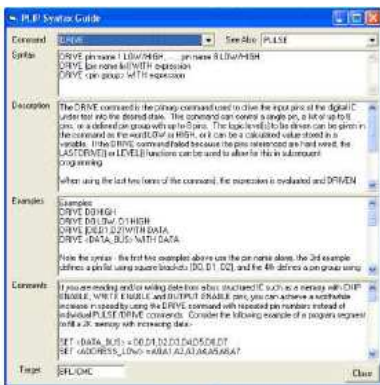
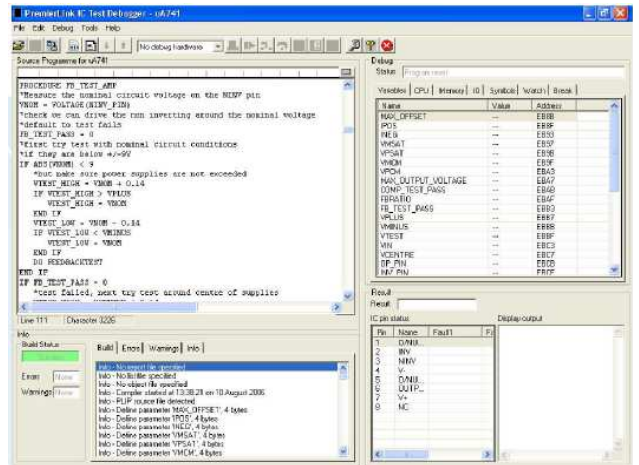
Quand un circuit est sélectionné ou créé, la fenêtre de définition de circuit apparaît. A partir de ce moment l'utilisateur saisit les informations relatives au circuit, ainsi que ses caractéristiques physiques. Le nom et la fonction seront employés dans la base de données pour les tris. Des paramètres tel que les types de boîtiers, la classe, les seuils et les types de sorties peuvent être également des critères de choix. Les broches d'alimentation et de masse du nouveau circuit doivent être définies en utilisant la table d'affectation des broches.



Interface de programmation

L'interface de programmation est conçue pour générer et corriger de nouveaux tests fonctionnels de circuits. PLIP (PremierLink IC Programming) est un langage évolué créé spécifiquement pour la programmation de tests. La syntaxe est fortement explicite de sorte que les programmes sont largement auto commentés. Cependant, des commentaires peuvent être insérés s'il y a lieu.

Le compilateur génère des données binaires qui peuvent être exécutées directement dans le programme de mise au point 'debugger' ou être ajoutées dans les répertoires des bibliothèques pour l'utilisation par les produits Deltest 8000. On peut ajouter jusqu'à 3 points d'arrêt permettant de suspendre l'exécution du programme pour examiner les données. Le programme de mise au point 'debugger' permet à l'utilisateur d'identifier les éventuels problèmes dans le programme tout en étant relié au testeur et avant d'inclure les données du nouveau circuit dans la bibliothèque.



Aide en ligne

CompactLink est fourni avec une aide complète en ligne pouvant être consultée à tout moment durant la programmation. Cette aide fournit à l'utilisateur un guide de syntaxe PLIP pour chaque commande. La fenêtre d'aide est décomposée en :

- Une section pour la syntaxe
- Une description complète de chaque commande
- Des exemples concrets
- Des commentaires additionnels (le cas échéant)
- Champ d'application